OIPE TO

#4

PATENT 450100-03203

#### IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicants

Hideyuki AGATA et al.

Serial No.

09/845,994

Filed

: April 30, 2001

For

APPARATUS AND METHOD FOR PROCESSING

INFORMATION, AND PROGRAM AND MEDIUM USED

THEREFOR

Art Unit

2184

745 Fifth Avenue New York, New York 10151 Tel. (212) 588-0800

I hereby certify that this correspondence is being deposited with the United States Postal Service as first class mail in an envelope addressed to: Assistant Commissioner for Patents Washington, D.C. 2023), on August 8, 2001

:

Gordon Kessler, Reg. No. 38,511

Name of Applicant, Assignee or Registered Representative

August 8, 2001

August 8, 2001 Date of Signature

#### CLAIM OF PRIORITY

Assistant Commissioner for Patents Washington, D.C. 20231

Sir:

In support of the claim of priority under 35. U.S.C. § 119 asserted in the Declaration accompanying the above-entitled application, as filed, please find enclosed herewith a certified copy of Japanese Application No. 2000-132722, filed in Japan on 1 May 2000 forming the basis for such claim.

PATENT 450100-03203

 $\label{eq:Acknowledgment} Acknowledgment of the claim of priority and of the \\ receipt of said certified copy(s) is requested.$ 

Respectfully submitted,

FROMMER LAWRENCE & HAUG LLP Attorneys for Applicants

By: Jowen

eg. No. 38,511 Tel. (212) 588-0800

Enclosure(s)



# 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日 Date of Application:

2000年 5月 1日

出 願 番 号 Application Number:

特願2000-132722

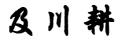
出 願 人 Applicant(s):

ソニー株式会社

CERTIFIED COPY OF PRIORITY DOCUMENT

2001年 4月20日

特許庁長官 Commissioner, Japan Patent Office





(書類名)

特許願

【整理番号】

0000333406

【提出日】

平成12年 5月 1日

特許庁長官殿

【あて先】

【国際特許分類】

G06F 9/48

【発明者】

東京都品川区北品川6丁目7番35号 ソニー株式会社 【住所又は居所】

内

【氏名】

縣 秀征

【発明者】

【住所又は居所】

東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】

林 正和

【特許出願人】

【識別番号】

000002185

【氏名又は名称】 ソニー株式会社

【代表者】

出井 伸之

【代理人】

【識別番号】

100082131

【弁理士】

【氏名又は名称】

稲本 義雄

【電話番号】

03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】

21,000円

1

【提出物件の目録】

【物件名】

1 明細書

【物件名】

図面

【物件名】

要約書 1

特2000-132722

【包括委任状番号】 9708842

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 情報処理装置および方法、並びにプログラム格納媒体 【特許請求の範囲】

【請求項1】 着脱可能な所定の記録媒体に記録されているデータを読み出 す情報処理装置において、

装着されている前記記録媒体の取り出しを検知する取り出し検知手段と、

前記取り出し検知手段が検知した前記記録媒体の取り出しに対応して、前記記 録媒体に記録されている前記データを処理するために起動されているアプリケー ションプログラムを終了させる終了手段と

を含むことを特徴とする情報処理装置。

【請求項2】 前記記録媒体の装着を検知する装着検知手段と、

前記装着検知手段が検知した前記記録媒体の装着に対応して、前記記録媒体に記録されている前記データを処理するための前記アプリケーションプログラムを起動させる起動手段と

をさらに含むことを特徴とする請求項1に記載の情報処理装置。

【請求項3】 前記記録媒体に対するアクセスを検出する検出手段と、

前記検出手段の検出結果に対応して、前記記録媒体の取り出しを制限する制限 手段と

をさらに含むことを特徴とする請求項1に記載の情報処理装置。

【請求項4】 前記記録媒体は、半導体メモリである

ことを特徴とする請求項1に記載の情報処理装置。

【請求項5】 着脱可能な所定の記録媒体に記録されているデータを読み出 す情報処理装置の情報処理方法において、

装着されている前記記録媒体の取り出しを検知する取り出し検知ステップと、 前記取り出し検知ステップの処理で検知された前記記録媒体の取り出しに対応 して、前記記録媒体に記録されている前記データを処理するために起動されてい るアプリケーションプログラムを終了させる終了ステップと

を含むことを特徴とする情報処理方法。

【請求項6】 着脱可能な所定の記録媒体に記録されているデータを読み出

す情報処理用のプログラムであって、

装着されている前記記録媒体の取り出しを検知する取り出し検知ステップと、 前記取り出し検知ステップの処理で検知された前記記録媒体の取り出しに対応

して、前記記録媒体に記録されている前記データを処理するために起動されてい るアプリケーションプログラムを終了させる終了ステップと

を含むことを特徴とするコンピュータが読み取り可能なプログラムが格納されているプログラム格納媒体。

【請求項7】 ネットワークを介してデータを通信する情報処理装置において、

前記ネットワークを介してデータを通信する通信手段と、

前記ネットワークに対する接続の切断を検知する検知手段と、

前記検知手段が検知した前記切断に対応して、前記通信手段が前記ネットワークを介して受信した前記データを処理するために起動されているアプリケーションプログラムを終了させる終了手段と

を含むことを特徴とする情報処理装置。

【請求項8】 前記ネットワークは、インターネットであり、

前記アプリケーションプログラムは、ブラウザである

ことを特徴とする請求項7に記載の情報処理装置。

【請求項9】 ネットワークを介してデータを通信する情報処理装置の情報 処理方法において、

前記ネットワークを介してデータを通信する通信ステップと、

前記ネットワークに対する接続の切断を検知する検知ステップと、

前記検知ステップの処理で検知された前記切断に対応して、前記通信ステップ の処理で前記ネットワークを介して受信された前記データを処理するために起動 されているアプリケーションプログラムを終了させる終了ステップと

を含むことを特徴とする情報処理方法。

【請求項10】 ネットワークを介してデータを通信する情報処理用のプログラムであって、

前記ネットワークを介してデータを通信する通信ステップと、

前記ネットワークに対する接続の切断を検知する検知ステップと、

前記検知ステップの処理で検知された前記切断に対応して、前記通信ステップ の処理で前記ネットワークを介して受信された前記データを処理するために起動 されているアプリケーションプログラムを終了させる終了ステップと

を含むことを特徴とするコンピュータが読み取り可能なプログラムが格納されているプログラム格納媒体。

## 【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、情報処理装置および方法、並びにプログラム格納媒体に関し、例えば、所定のアブリケーションプログラムの起動または終了のタイミングを制御する場合に用いて好適な情報処理装置および方法、並びにプログラム格納媒体に関する。

[0002]

【従来の技術】

従来のパーソナルコンピュータには、脱着可能な所定の記録媒体が装着された ことに対応して、当該記録媒体に記録されているデータを処理するためのアプリ ケーションプログラムを自動的に起動するものが存在する。

[0003]

【発明が解決しようとする課題】

そこで逆に、当該記録媒体が抜き出されたことに対応して、実行中の当該アプ リケーションプログラムが自動的に終了されれば、ユーザにとって利便性が向上 する。しかしながら、そのような技術は実現されていない課題があった。

[0004]

また、当該アプリケーションプログラムが当該記録媒体にアクセスしてデータ を読み込み、または書き込みしている最中に当該記録媒体を抜き出した場合、当 該アプリケーションプログラムの実行にエラーが生じたり、当該記録媒体に記録 されているデータを破損させてしまうことがある課題があった。

[0005]

本発明はこのような状況に鑑みてなされたものであり、記録媒体の着脱に対応 して、所定のアプリケーションプログラムを起動または終了させることにより、 ユーザにとっての利便性を向上させることを目的とする。

[0006]

【課題を解決するための手段】

本発明の第1の情報処理装置は、装着されている記録媒体の取り出しを検知する取り出し検知手段と、取り出し検知手段が検知した記録媒体の取り出しに対応して、記録媒体に記録されているデータを処理するために起動されているアプリケーションプログラムを終了させる終了手段とを含むことを特徴とする。

[0007]

本発明の第1の情報処理装置は、記録媒体の装着を検知する装着検知手段と、 装着検知手段が検知した記録媒体の装着に対応して、記録媒体に記録されている データを処理するためのアブリケーションプログラムを起動させる起動手段とを さらに含むことができる。

[0008]

前記記録媒体は、半導体メモリとすることができる。

[0009]

本発明の第1の情報処理装置は、記録媒体に対するアクセスを検出する検出す 段と、検出手段の検出結果に対応して、記録媒体の取り出しを制限する制限手段 とをさらに含むことができる。

[0010]

本発明の第1の情報処理方法は、装着されている記録媒体の取り出しを検知する取り出し検知ステップと、取り出し検知ステップの処理で検知された記録媒体の取り出しに対応して、記録媒体に記録されているデータを処理するために起動されているアプリケーションプログラムを終了させる終了ステップとを含むことを特徴とする。

[0011]

本発明の第1のプログラム格納媒体のプログラムは、装着されている記録媒体 の取り出しを検知する取り出し検知ステップと、取り出し検知ステップの処理で 検知された記録媒体の取り出しに対応して、記録媒体に記録されているデータを 処理するために起動されているアプリケーションプログラムを終了させる終了ス テップとを含むことを特徴とする。

[0012]

本発明の第2の情報処理装置は、ネットワークを介してデータを通信する通信 手段と、ネットワークに対する接続の切断を検知する検知手段と、検知手段が検 知した切断に対応して、通信手段がネットワークを介して受信したデータを処理 するために起動されているアプリケーションプログラムを終了させる終了手段と を含むことを特徴とする。

[0013]

本発明の第2の情報処理方法は、ネットワークを介してデータを通信する通信 ステップと、ネットワークに対する接続の切断を検知する検知ステップと、検知 ステップの処理で検知された切断に対応して、通信ステップの処理でネットワー クを介して受信されたデータを処理するために起動されているアプリケーション プログラムを終了させる終了ステップとを含むことを特徴とする。

[0014]

本発明の第2のプログラム格納媒体のプログラムは、ネットワークを介してデータを通信する通信ステップと、ネットワークに対する接続の切断を検知する検知ステップと、検知ステップの処理で検知された切断に対応して、通信ステップの処理でネットワークを介して受信されたデータを処理するために起動されているアプリケーションプログラムを終了させる終了ステップとを含むことを特徴とする。

[0015]

本発明の第1の情報処理装置および方法、並びにプログラム格納媒体のプログラムにおいては、装着されている記録媒体の取り出しが検知され、検知された記録媒体の取り出しに対応して、記録媒体に記録されているデータを処理するために記動されているアプリケーションプログラムが終了される。

[0016]

本発明の第2の情報処理装置および方法、並びにプログラム格納媒体のプログ

ラムにおいては、ネットワークを介してデータが通信され、ネットワークに対する接続の切断が検知され、検知された切断に対応して、ネットワークを介して受信されたデータを処理するために起動されているアプリケーションプログラムが終了される。

[0017]

【発明の実施の形態】

図1万至図4は、本発明に係るノート型のパーソナルコンピュータの一実施の 形態の外観を示している。このパーソナルコンピュータ1は、主に、本体2、お よび、本体2に対して開閉自在とされる表示部3から構成される。図1は、表示 部3を本体2に対して開いた状態を示す外観斜視図である。図2は本体2の平面 図、図3は本体2に設けられているジョグダイヤル4(後述)の拡大図である。 また、図4は本体2に設けられているジョグダイヤル4の側面図である。

[0018]

本体2の上面には、各種の文字や記号などを入力するとき操作されるキーボード5、表示部3のLCD7に表示されるポインタ(マウスカーソル)を移動させるときなどに操作されるポインティングデバイスとしてのタッチパット6、および、電源スイッチ8が設けられている。また、本体2の側面には、ジョグダイヤル4、スロット9、IEEE1394ポート101、およびメモリースティックスロット115等が設けられている。なお、タッチパット6に代えて、スティック式のポインティングデバイスを設けることも可能である。

[0019]

また、表示部3の正面には、画像を表示するLCD(Liquid Crystal Display)7が設けられている。表示部3の右上部には、電源ランプPL、電池ランプBL、必要に応じて設けられるメッセージランプML (図示せず)その他のLEDより成るランプが設けられている。さらに、表示部3の上部には、マイクロフォン66が設けられている。

[0020]

なお、電源ランプ P L や電池ランプ B L 、メッセージランプ M L 等は表示部 3 の下部に設けることも可能である。

[0021]

次に、ジョグダイヤル4は、例えば図2に示すように、本体2上のキーボード 5に配置されているキーAおよびキーBの間に、その上面がキーAおよびキーB とほぼ同じ高さになるように取り付けられている。ジョグダイヤル4は、図3の 矢印 a に示す回転操作に対応して所定の処理(例えば、画面のスクロールの処理 )を実行し、同図の矢印 b に示す移動操作に対応した処理(例えば、アイコンの 選択の決定の処理)を実行する。

[0022]

なお、ジョグダイヤル4は、本体2の左側面に配置してもよく、LCD7が設けられた表示部3の左側面、若しくは右側面、または、キーボード5のGキーとHキーとの間に縦方向に(すなわち、ジョグダイヤル4がYキーまたはBキーのいずれかの方向に回転するように)配置してもよい。

[0023]

また、ジョグダイヤル4は、タッチパッド6を人差し指で操作しながら親指で 操作可能なように、本体2の前面の中央部に配置してもよく、タッチパッド6の 上端縁又は下端縁に沿って横方向に配置してもよく、または、タッチパッド6の 右ボタンと左ボタンとの間に縦方向に配置してもよい。さらに、ジョグダイヤル 4は、縦方向や横方向に限定せず、いずれかの指で操作し易いように、斜め方向 に所定角度を付けて配置してもよい。その他、ジョグダイヤル4は、ポインティ ングデバイスであるマウスの側面等、親指で操作可能な位置に配置するようにし てもよい。

[0024]

ジョグダイヤル4としては、本出願人と共同の出願人により出願された、特開 平8-203387号公報に開示されているプッシュスイッチ付回転操作型電子 部品を使用することが可能である。

[0025]

スロット9は、PCMCIA(Personal Computer Memory Card International Assoc iation)が規定する規格に基づいた拡張カードである、PCカードが装着される [0026]

IEEE1394ポート101は、IEEE(Institute of Electrical and Electronics E ngineers)1394に規定されている規格に基づいた構造を有し、IEEE1394に規定されている規格に基づいたケーブルが接続される。

[0027]

メモリースティックスロット115は、フラッシュメモリなどの半導体メモリで構成されるメモリースティック(商標)116が装着される。メモリースティック116は、静止画像、動画像、音声、またはテキストなどのデータを記憶する。メモリースティック116は、メモリースティックスロット115に対して着脱可能とされている。

[0028]

次に、パーソナルコンピュータ1の電気的な一実施の形態の構成について、図 5を参照して説明する。

[0029]

中央処理装置(以下、CPU(Central Processing Unit)と記述する) 5 1 は、例えば、インテル(Intel)社製のペンティアム(Pentium: 商棚)プロセッサ等で構成され、ホストバス5 2 に接続されている。ホストバス5 2 には、さらに、ブリッジ5 3 (いわゆる、ノースブリッジ)が接続されており、ブリッジ5 3 は、AG P(Accelerated Graphics Port) 5 0 を有し、PCI(Peripheral Component Interconnect/Interface)バス5 6 に接続されている。

[0030]

ブリッジ53は、例えば、インテル社製のACP Host Bridge Controllerである 400BXなどで構成されており、CPU51およびRAM(Random-Access Memory) 54 (いわゆる、メインメモリ)等のデータの伝送などを制御する。さらに、ブリッジ53は、AGP50を介して、ビデオコントローラ57とのデータの伝送を制御する。なお、このブリッジ53およびブリッジ(いわゆる、サウスブリッジ ( $PCI-ISA\ Bridge$ ))58から、いわゆるチップセットが構成されている。

[0031]

ブリッジ53は、さらに、キャッシュメモリ55とも接続されている。キャッ

シュメモリ55は、SRAM(Static RAM)などRAM54に比較して、より高速に書き 込みまたは読み出しの動作を実行できるメモリで構成され、CPU51が使用する プログラムまたはデータをキャッシュする(一時的に記憶する)。

[0032]

なお、CPU51は、その内部に1次的な(キャッシュメモリ55に比較して、より高速に動作できるメモリで、CPU51自身が制御する)キャッシュメモリを 有する。

[0033]

[0034]

電子メールプログラム54Aは、モデム75を介して電話回線76などの通信回線などを介して、通信文(いわゆる、eメール)を授受するプログラムである。電子メールプログラム54Aは、着信メール取得機能を有している。この着信メール取得機能は、インターネットサービスプロバイダ77が備えるメールサーバ78に対して、そのメールボックス79内に使用者宛のメールが着信しているか否かを確認して、使用者宛のメールがあれば取得する処理を実行する。

[0035]

オートパイロットプログラム54Bは、予め設定された複数の処理(またはプログラム)などを、予め設定された順序で順次起動して、処理するプログラムである。

[0036]

ジョグダイヤル状態監視プログラム54Cは、アプリケーションプログラム54Iから、当該アプリケーションプログラム54Iがジョグダイヤル4に対応しているか否かの通知を受け取り、ジョグダイヤル4に対応している場合、ジョグダイヤル4を操作することに対応して実行される処理の情報をLCD7に表示させる。

[0037]

ジョグダイヤル状態監視プログラム54Cは、ジョグダイヤル4のイベント( ジョグダイヤル4が図3の矢印aに示す方向に回転される、または図3の矢印b に示す方向に押圧されるなどの操作)を検出して、検出されたイベントに対応す る処理を実行する。ジョグダイヤル状態監視プログラム54Cは、アプリケーションプログラム54Iからの通知を受け取るリストを有する。ジョグダイヤルド ライバ54Dは、ジョグダイヤル4の操作に対応して各種機能を実行する。

[0038]

OS (Operating System) 54 Eは、例えばマイクロソフト社のウィンドウズ(Windows) 95 (商標) 若しくはウィンドウズ98 (商標)、またはアップルコンピュータ社のマックOS (商標) 等に代表される、コンピュータの基本的な動作を制御するプログラムである。

[0039]

表示プログラム54 Fは、メモリースティックスロット115に装着されたメモリースティック116に記憶されているファイル(動画像、静止画像、音声、またはテキストなどのデータ(以下、コンテンツとも記述する)を格納しているファイル)に対応する画像をLCD7に表示させる。

[0040]

読み込みプログラム54Gは、メモリースティックスロット115に装着されたメモリースティック116に記憶されているファイルを読み出して、読み出したファイルに格納されているデータを表示プログラム54Fに供給する。

[0041]

メモリースティック着脱監視プログラム54Hは、メモリースティックスロッ

ト115に対するメモリースティック116の着脱を監視し、メモリースティック116が装着されたことを検知した場合、表示プログラム54Fおよび読み込みプログラム54Gを起動させる。メモリースティック着脱監視プログラム54Hはまた、装着されていたメモリースティック116が抜かれたことを検知した場合、起動されている表示プログラム54Fおよび読み込みプログラム54Gを終了させる。なお、メモリースティック着脱監視プログラム54Hの処理の詳細については、図8のフローチャートを参照して後述する。

[0042]

ビデオコントローラ57は、AGP50を介してブリッジ53に接続されており、AGP50およびブリッジ53を介してCPU51から供給されるデータ(イメージデータまたはテキストデータなど)を受信して、受信したデータに対応するイメージデータを生成するか、または受信したデータをそのまま、内蔵するビデオメモリに記憶する。ビデオコントローラ57は、表示部3のLCD7に、ビデオメモリに記憶されているイメージデータに対応する画像を表示させる。

[0043]

PCIバス56には、サウンドコントローラ64が接続されている。サウンドコントローラ64は、マイクロフォン66から音声に対応する信号を取り込み、音声に対応するデータを生成して、RAM54に出力する。または、サウンドコントローラ64は、スピーカ65を駆動して音声を出力させる。

[0044]

また、PCIバス 5 6 には、モデム 7 5、 P C カードインターフェース 1 1 1、およびメモリースティックインターフェース 1 1 4 が接続されている。

[0045]

モデム75は、公衆電話回線76およびインターネットサービスプロバイダ77を介して、インターネット等の通信ネットワーク80またはメールサーバ78に所定のデータを送信するとともに、通信ネットワーク80またはメールサーバ78から所定のデータを受信する。

[0046]

PCカードインターフェース111は、スロット9に装着されたインターフェ

ースカード112から供給されるデータを、CPU51またはRAM54に供給するとともに、CPU51から供給されるデータをインターフェースカード112に出力する。ドライブ113は、PCカードインターフェース111およびインターフェースカード112を介して、PCIバス56に接続されている。

[0047]

ドライブ113は、装着されている磁気ディスク121、光ディスク122、光磁気ディスク123、または半導体メモリ124に記録されているデータを読み出し、読み出したデータをPCカードインターフェース111、インターフェースカード112、およびPCIバス56を介して、RAM54に供給する。

[0048]

メモリースティックインターフェース114は、メモリースティックスロット 115に装着されたメモリースティック116から供給されるデータを、CPU 51 から供給されるデータをメモリースティック116に出力する。

[0049]

さらに、PCIバス 5 6 には、ブリッジ 5 8 (いわゆる、サウスブリッジ) も接続されている。ブリッジ 5 8 は、例えば、インテル社製のPIIX 4 E などで構成されており、IDE(Integrated Drive Electronics)コントローラ/コンフィギュレーションレジスタ 5 9、タイマ回路 6 0、IDEインターフェース 6 1、およびUSB(Universal Serial Bus)インターフェース 6 8 等を内蔵している。ブリッジ 5 8 は、IDEバス 6 2 に接続されるデバイス、またはISA/EIO(Industry Standard Architecture/Extended Input Output)バス 6 3 若しくは I / O(Input/Output)インターフェース 6 9 を介して接続されるデバイスの制御等、各種の I / Oを制御する。

[0050]

IDEコントローラ/コンフィギュレーションレジスタ59は、いわゆるプライマリIDEコントローラとセカンダリIDEコントローラとの2つのIDEコントローラ、およびコンフィギュレーションレジスタ(configuration register)等から構成されている(いずれも図示せず)。

[0051]

IDEコントローラ/コンフィギュレーションレジスタ59のプライマリIDEコントローラには、IDEバス62を介して、HDD67が接続されている。また、セカンダリIDEコントローラには、他のIDEバスに、図示しないCD-ROMドライブまたはHDDなどの、いわゆるIDEデバイスが装着されたとき、その装着されたIDEデバイスが電気的に接続される。

[0052]

HDD67には、電子メールプログラム67A、オートパイロットプログラム67B、ジョグダイヤル状態監視プログラム67C、ジョグダイヤルドライバ67D、OS67E、アプリケーションプログラムとして表示プログラム67F、読み込みプログラム67G、メモリースティック着脱監視プログラム67H、その他の複数のアプリケーションプログラム67I1万至67In等が記録されている。HDD67に記録されている電子メールプログラム67A、オートパイロットプログラム67B、ジョグダイヤル状態監視プログラム67C、ジョグダイヤルドライバ67D、OS67E、表示プログラム67F、読み込みプログラム67G、メモリースティック着脱監視プログラム67H、アプリケーションプログラム67I1万至67In等は、起動(プートアップ)処理の過程で、RAM54に順次供給されてロードされる。

[0053]

USBインターフェース 6 8 は、USBポート 1 0 7 を介して、接続されているデバイスにデータを送信し、また、デバイスからのデータを受信する。

[0054]

タイマ回路60は、表示プログラム67Fの要求に対応して、現在時刻を示す データをPCIバス56を介して、CPU51に供給する。表示プログラム67Fは、 タイマ回路60からの現在時刻を示すデータを基に、経過時間などを知ることか できる。

[0055]

ISA/EIOバス63には、さらに、I/Oインターフェース69が接続されている。ZOI/Oインターフェース69は、エンベディットコントローラから成り

、その内部において、ROM 7 0、RAM 7 1、およびCPU 7 2 が相互に接続されている。

[0056]

ROM 7 0 は、IEEEE1394インターフェースプログラム 7 0 A、LED制御プログラム 7 0 B、タッチパッド入力監視プログラム 7 0 C、キー入力監視プログラム 7 0 D、ウェイクアッププログラム 7 0 E、およびジョグダイヤル状態監視プログラム 7 0 F 等を予め記憶している。

[0057]

IEEEE1394インターフェースプログラム70Aは、IEEEE1394ポート101を介して、IEEEE1394ポート101に接続されている外部機器(不図示)と、IEEEE1394で規定される規格に準拠するデータ(パケットに格納されているデータ)を通信する。LED制御プログラム70Bは、電源ランプPL、電池ランプBL、必要に応じてメッセージランプML、またはその他のLEDよりなるランプの点灯の制御を行う。タッチパッド入力監視プログラム70Cは、利用者の操作に対応したタッチパッド6からの入力を監視するプログラムである。

[0058]

キー入力監視プログラム70Dは、キーボード5またはその他のキースイッチからの入力を監視するプログラムである。ウェイクアッププログラム70Eは、ブリッジ58のタイマ回路60から供給される現在時刻を示すデータに基づき、現在時刻が予め設定された時刻になったか否かを判定し、設定された時刻になったと判定した場合、所定の処理(またはプログラム)等を起動するために、パーソナルコンピュータ1を構成する各チップの電源を管理するプログラムである。ジョグダイヤル状態監視プログラム70Fは、ジョグダイヤル4の回転型エンコーダが回転されたか否か、またはジョグダイヤル4が押されたか否かを常に監視するプログラムである。

[0059]

ROM 7 0 には、さらにBIOS(Basic Input/Output System) 7 0 Gが書き込まれている。BIOS 7 0 Gは、実行されているOS 5 4 Eまたはアプリケーションプログラム 5 4 F乃至 5 4 Fと周辺機器(タッチパッド 6、キーボード 5、またはHDD

67等)との間で、データの受け渡し(入出力)を制御する。

[0060]

RAM 7 1 は、LED制御、タッチパッド入力ステイタス、キー入力ステイタス、若しくは設定時刻用の各レジスタ、ジョグダイヤル状態監視用のI/Oレジスタ、またはIEEEE13941/Fレジスタ等を、レジスタ 7 1 A 乃至 7 1 Fとして有している。例えば、LED制御レジスタには、ジョグダイヤル4が押されることに対応して電子メールプログラム 5 4 A が起動された場合、所定の値が格納されて、格納されてた値に対応して、メッセージランプMLの点灯が制御される。キー入力ステイタスレジスタには、ジョグダイヤル4が押圧された場合、所定の操作キーフラグが格納される。設定時刻レジスタには、使用者によるキーボード5などの操作に対応して、所定の時刻が設定される。

#### [0061]

また、I/Oインターフェース69には、図示せぬコネクタを介して、ジョグダイヤル4、タッチパッド6、キーボード5、およびIEEE1394ボート101等が接続され、ジョグダイヤル4、タッチパッド6、またはキーボード5それぞれに対する操作に対応した信号をISA/EIOパス63に出力する。また、I/Oインターフェース69は、IEEEE1394ボート101を介して、接続されている外部機器とのデータの送受信を制御する。さらに、I/Oインターフェース69には、電源ランプPL、電池ランプBL、メッセージランプML、電源制御回路73、および、その他のLEDよりなるランプが接続されている。

#### [0062]

電源制御回路73は、内蔵バッテリ74またはAC電源に接続されており、各プロックに、必要な電源を供給するとともに、内蔵バッテリ74または周辺装置のセカンドバッテリの充電のための制御を行う。また、I/Oインターフェース69は、電源をオンまたはオフするとき操作される電源スイッチ8を監視している。

### [0063]

I/Oインターフェース69は、電源スイッチ8がオフの状態であっても、内 部に設けられた電源により、IEEEE1394インターフェースプログラム70A乃至 ジョグダイヤル状態監視プログラム70Fを実行する。すなわち、IEEEE1394インターフェースプログラム70A乃至ジョグダイヤル状態監視プログラム70Fは、常時動作している。

[0064]

従って、電源スイッチ8がオフである場合であっても、すなわち、CPU51がOS54Eを実行していない場合であっても、I/Oインターフェース69は、ジョグダイヤル状態監視プログラム70Fを実行するので、例えば、省電力状態、または電源オフの状態において、ジョグダイヤル4が押下された場合、パーソナルコンピュータ1は、予め設定した所定のソフトウェアまたはスクリプトファイルの処理を起動する。

[0065]

[0066]

表示プログラム54 Fは、処理マネージャ151およびコンテンツ処理ルーチン152-1乃至152-Nなどの処理ルーチンを包含している。

[0067]

処理マネージャ151は、タッチパッド6またはOS54Eから供給された入力イベントなどを基に、メモリースティック116から読み込んだファイルに対応するサムネイルを表示する位置などを算出し、コンテンツ処理ルーチン152-1万至152-170年 の上手ン152-170年 の上手ン152-170年 の位置に加えて、奥行き(LCD7の表面からの仮想的な距離を示し、サムネイルが重なりあったとき、どちらのサムネイルが表示されるか、およびサムネイルの表示するときの大きさが決定される)を含む。

[0068]

処理マネージャ151は、タッチパッド6またはOS54Eから供給された入力イベントなどを基に、コンテンツ処理ルーチン152-1乃至152-Nに表示状態を指示する。

[0069]

コンテンツ処理ルーチン152-1乃至152-Nは、読み込みプログラム54 Gからの要求に対応して、メモリースティック116から読み込んだファイルに対応する数が起動される。

[0070]

例えば、読み込みプログラム 54 Gは、メモリースティック 116 から4 つのファイルを読み込んだ場合、コンテンツ処理ルーチン 152-1 万至 152-4 の起動を要求し、メモリースティック 116 から 8 つのファイルを読み込んだ場合、コンテンツ処理ルーチン 152-1 万至 152-8 の起動を要求する。

[0071]

このように、コンテンツ処理ルーチン152-1万至152-Nは、メモリースティック116から読み込んだファイル数に対応する数が起動される。実際には、表示プログラム54 Fが1つのルーチンを、読み込みプログラム54 Gが指定する回数だけ繰り返して実行することにより、コンテンツ処理ルーチン152-1万至152-Nが擬似的に並行して動作する。

[0072]

コンテンツ処理ルーチン152-1は、読み込みプログラム54Gがメモリースティック116から読み込んだ1つのファイルに対応する1つのサムネイルをLCD7に表示させる。同様に、コンテンツ処理ルーチン152-2乃至152-Nは、それぞれ、読み込みプログラム54Gがメモリースティック116から読み込んだ1つのファイルに対応する1つのサムネイルをLCD7に表示させる

読み込みプログラム 5 4 Gは、メモリースティック 1 1 6 から 1 つのファイル を読み込んだ場合、コンテンツ処理ルーチン 1 5 2 - 1 乃至 1 5 2 - N のうちの 1 つを起動させて、読み込んだファイルに格納されているデータを供給する。

[0073]

また、読み込みプログラム54Gは、インターネット等の通信ネットワーク8

[0074]

以下、コンテンツ処理ルーチン152-1乃至152-Nを個々に区別する必要がない場合、単に、コンテンツ処理ルーチン152と記述する。

[0075]

表示プログラム54 FがLCD7に表示させる画面について、図7を参照して説明する。図7は、表示プログラム54 Fの起動後、読み込みプログラム54 Gがメモリースティック116から3つのファイルを読読み込んだとき、表示プログラム54 FがLCD7に表示させる画面の例を示している。

[0076]

サムネイル 201-1 は、読み込みプログラム 54 Gがメモリースティック 1 1 6 から最初に読み込んだファイルに格納されているデータに対応する画像から 構成される。サムネイル 201-2 は、読み込みプログラム 54 Gがメモリースティック 11 6 から 2 番目に読み込んだファイルに格納されているデータに対応 する画像から構成される。サムネイル 201-3 は、読み込みプログラム 54 G がメモリースティック 11 6 から 3 番目に読み込んだファイルに格納されている データに対応する画像から構成される。

[0077]

コンテンツ処理ルーチン152は、読み込みプログラム54Gから供給された データの種類に対応して、サムネイルを生成する。

[0078]

具体的には、例えば、読み込みプログラム54Gから動画像のデータが供給された場合、動画像の最初の画像を基にサムネイルが生成される。例えばまた、TIFF(Tag Image File Format)またはGIF(Graphic Interchange Format)方式の静止画像が供給された場合、当該静止画像を基にサムネイルが生成される。ただし、JPEG(Joint Photographic Experts Group)方式の静止画像のデータが供給された場合、当該データのヘッダに格納されているサムネイルのデータが利用される。

さらに例えば、読み込みプログラム54Gから音声またはテキストのデータが供給された場合、音声またはテキストのデータの内容を基にサムネイルが生成される。

[0079]

表示プログラム54FがLCD7に表示させる画面の下側には、サムネイルの配置を指示するためのアイコンが表示される。アイコン202-1は、表示プログラム54Fに、サムネイルを仮想の直線上に配置させる表示を指示するときクリックされる。アイコン202-2は、表示プログラム54Fに、サムネイルを仮想の真円または楕円の円周上に配置させる表示を指示するときクリックされる。アイコン202-3は、表示プログラム54Fに、サムネイルを格子状に配置させる表示を指示するときクリックされる。アイコン202-4は、表示プログラム54Fに、サムネイルを仮想の螺旋上に配置させる表示を指示するときクリックされる。

[0080]

次に、メモリースティックスロット115に対するメモリースティック116の着脱に対応して、表示プログラム54Fおよび読み込みプログラム54Gを起動させ、また、終了させるメモリースティック着脱監視プログラム54Hのメモリースティック着脱対応処理について、図8のフローチャートを参照して説明する。

[0081]

なお、このメモリースティック着脱対応処理を実行するメモリースティック着 脱監視プログラム54 Hは、例えば、オートパイロットプログラム54 Bによっ て起動される。

[0082]

ステップS1において、メモリースティック着脱監視プログラム54 Hは、メモリースティックスロット115に対してメモリースティック116が装着されているか否かを判定し、メモリースティック116が装着されていると判定するまで待機する。メモリースティック116が装着されていると判定された場合、ステップS2に進む。ステップS2において、メモリースティック着脱監視プロ

グラム 5 4 Hは、表示プログラム 5 4 F および読み込みプログラム 5 4 Gを起動 させる。

[0083]

ステップS3において、メモリースティック着脱監視プログラム54 Hは、読み込みプログラム54 Gがメモリースティック116 に対してアクセス中であるか否かを判定する(メモリースティック116 からデータを読み込み中であるか否かを判定する)。アクセス中であると判定された場合、ステップS4 に進む。

[0084]

ステップS4において、メモリースティック着脱監視プログラムS4 Hは、メモリースティック116をロックした後、ステップS3に戻る。

[0085]

ここで、ロックの用語は、例えば、メモリースティック116をメモリースティックスロット115から抜き出せないようにする措置を指す。その措置は、ハードウェア的に実行してもよいし、ソフトウェア的に実行してもよい。これにより、アクセス中のメモリースティック116が抜き出されることによって生じる可能性があるメモリースティック116に記録されているデータの破損、読み込みプログラム54Gのエラー等を押止することができる。

[0086]

ステップ S 3 において、読み込みプログラム 5 4 G がメモリースティック 1 1 6 に対してアクセス中ではないと判定された場合、ステップ S 5 に進む。ステップ S 5 において、ステップ S 5 において、メモリースティック着脱監視プログラム 5 4 H は、メモリースティック 1 1 6 のロックを解除する。すなわち、メモリースティック 1 1 6 をメモリースティックスロット 1 1 5 から抜き出せる状態とする。

[0087]

ステップS6において、メモリースティック着脱監視プログラム54Hは、メモリースティックスロット115からメモリースティック116が抜かれたか否かを判定し、メモリースティック116が抜かれていないと判定した場合、ステップS3に戻り、それ以降の処理を繰り返す。ステップS6において、メモリー

スティック116が抜かれたと判定された場合、ステップS7に進む。

[0088]

ステップS7において、メモリースティック着脱監視プログラム54Hは、表示プログラム54Fおよび読み込みプログラム54Gを終了させる。

[0089]

以上のように、メモリースティック着脱監視プログラム54Hのメモリースティック着脱対応処理によれば、メモリースティック116の着脱を、表示プログラム54Fおよび読み込みプログラム54Gの起動または終了のトリガとすることができるので、ユーザにとっては直感的な操作が可能となり利便性が向上する

[0090]

次に、OS54Eが実行するネットワーク接続対応処理について、図9を参照して説明する。このネットワーク接続対応処理は、例えばWWW(World Wide Web)ブラウザの実行中のアプリケーションプログラム54Iがインターネット80との接続を確立したとき開始される。ただし、インターネット80との接続は、実際には、モデム75が電話回線76およびインターネットサービスプロバイダ77介して実行する。

[0091]

ステップS11において、OS54Eは、インターネット80との接続が切断されたか否かを判定し、接続が切断されたと判定するまで待機する。インターネット80との接続が切断される要因としては、ユーザからの指令の他、電話回線76での通信エラー等が考えられる。

[0092]

インターネット80との接続が切断されたと判定された場合、ステップS12に進む。ステップS12において、OS54Eは、実行中のWWWブラウザを終了させる。

[0093]

以上のように、ネットワーク接続対応処理によれば、インターネット80との 接続が切断されたことに対応してWWWブラウザが終了されるので、ユーザにとっ ては、WWWブラウザに対して終了を指令する手間を省くことができる。

[0094]

なお、WWWブラウザ以外のアブリケーションプログラム54 Iが、インターネット80または他のネットワーク(例えば、LAN(Local Area Network))との接続を確立したときにも、ネットワーク接続対応処理と同様な処理が実行されようにしてもよい。

[0095]

上述した一連の処理は、ハードウェアにより実行させることもできるが、ソフトウェアにより実行させることもできる。一連の処理をソフトウェアにより実行させる場合には、そのソフトウェアを構成するプログラムが、専用のハードウェアに組み込まれているコンピュータ、または、各種のプログラムをインストールすることで、各種の機能を実行することが可能な、例えば汎用のパーソナルコンピュータなどに、プログラム格納媒体からインストールされる。

[0096]

コンピュータにインストールされ、コンピュータによって実行可能な状態とされるプログラムを格納するプログラム格納媒体は、図5に示すように、磁気ディスク121(フロッピディスクを含む)、光ディスク122(CD-ROM(Compact Disc-Read Only Memory)、DVD(Digital Versatile Disc)を含む)、光磁気ディスク123(MD(Mini-Disc)を含む)、若しくは半導体メモリ124などよりなるパッケージメディア、または、プログラムが一時的若しくは永続的に格納されるROMやハードディスクなどにより構成される。プログラム格納媒体へのプログラムの格納は、必要に応じてルータ、モデムなどのインタフェースを介して、ローカルエリアネットワーク、インターネット、デジタル衛星放送といった、有線または無線の通信媒体を利用して行われる。

[0097]

なお、本明細書において、プログラム格納媒体に格納されるプログラムを記述 するステップは、記載された順序に沿って時系列的に行われる処理はもちろん、 必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理を も含むものである。 [0098]

また、本明細書において、システムとは、複数の装置により構成される装置全 体を表すものである。

[0099]

【発明の効果】

以上のように、本発明の第1の情報処理装置および方法、並びにプログラム格納媒体のプログラムによれば、検知した記録媒体の取り出しに対応して、記録媒体に記録されているデータを処理するために起動されているアプリケーションプログラムを終了するようにしたので、ユーザにとっての利便性を向上させることが可能となる。

[0100]

また、本発明の第2の情報処理装置および方法、並びにプログラム格納媒体の プログラムによれば、検知したネットワークとの切断に対応して、ネットワーク を介して受信したデータを処理するために起動されているアプリケーションプロ グラムを終了するようにしたので、ユーザにとっての利便性を向上させることが 可能となる。

【図面の簡単な説明】

【図1】

本発明を適用したパーソナルコンピュータ1の外観斜視図である。

【図2】

パーソナルコンピュータ1の本体2の平面図である。

【図3】

パーソナルコンピュータ1の本体2に設けられたジョグダイヤル4の拡大図である。

【図4】

パーソナルコンピュータ1の側面図である。

【図5】

パーソナルコンピュータ1の電気的な構成例を示すブロック図である。

【図6】

OS54E、表示プログラム54F、および読み込みプログラム54Gの処理を説明するための図である。

【図7】

表示プログラム54FがLCD7に表示させる画面の表示例である。

[図8]

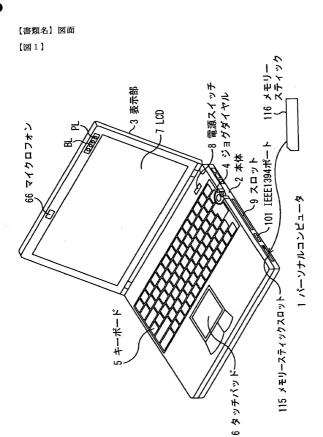
メモリースティック着脱対応処理を説明するフローチャートである。

【図9】

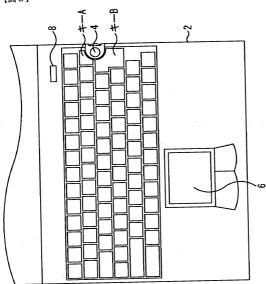
ネットワーク接続対応処理を説明するフローチャートである。

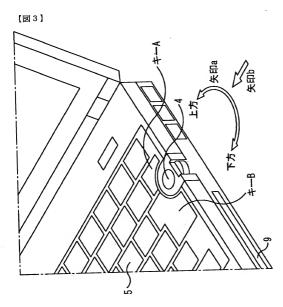
【符号の説明】

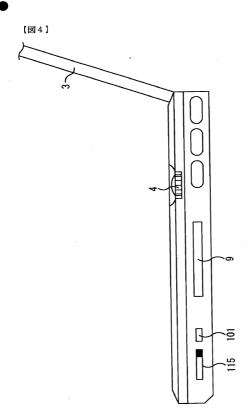
1 パーソナルコンピュータ, 54H メモリースティック着脱監視プログ ラム, 114 メモリースティックインターフェース, 115 メモリース ティックスロット, 116 メモリースティック, 121 磁気ディスク, 122 光ディスク, 123 光磁気ディスク, 124 半導体メモリ

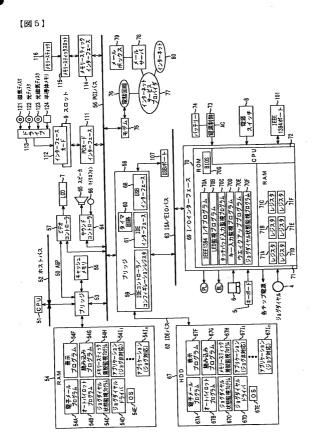


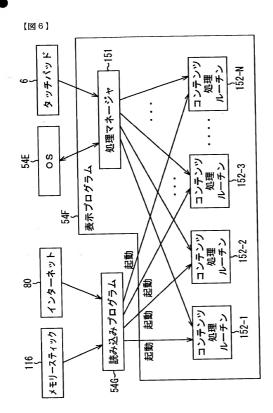




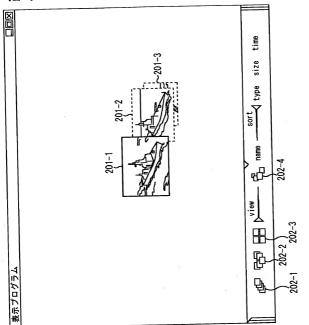


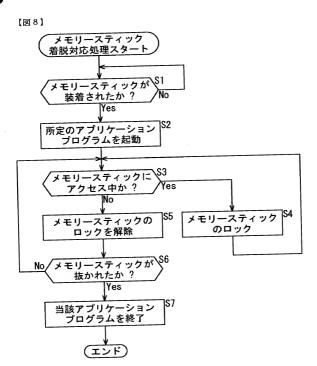












# 

要約書 【書類名】

【要約】

記録媒体の抜き出しに対応して、アプリケーションを終了する。 【課題】

【解決手段】 ステップS1において、メモリースティックスロットに対するメ モリースティックの装着が判定され、メモリースティックが装着されていると判 定された場合、ステップS2に進む。ステップS2において、表示プログラムお よび読み込みプログラムが起動される。ステップS3において、メモリースティ ックに対してアクセス中であるか否かが判定され、アクセス中であると判定され た場合、ステップS4でメモリースティックがロックされる。ステップS6にお いて、メモリースティックが抜かれたと判定された場合、ステップS7で、表示 プログラムおよび読み込みプログラムが終了される。

図 8 【選択図】

#### 出願人履歴情報

識別番号

[000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都品川区北品川6丁目7番35号

氏 名 ソニー株式会社